

CH.10: Virtual Memory

يُكتب إلى كل البرامج على مساحة ملائمة (Main memory).

في حال كانت المساحة المطلوبة أكبر من مساحة (Virtual memory) Main memory.

فلا يُطلب إلا ما هو مطلوب (protacted address space).

السؤال الذي قد يترتب على ذلك هو: هل يمكن إلقاء نظرة على كل البرامج؟

نعم، لأن كل بروتوكول (Protocol) يحتوي على مساحة ملائمة.

لذلك، يمكن تحميل البرامج في الذاكرة بأفضل شكل ممكن (fast access).

* Back ground

في أغلب الحالات، ما يفهم كود البرنامج جيداً هو جزء من المemory عادةً ثم يُمحى.

لذلك، يمكن تجنب إتلاف مساحة الذاكرة بمحوها، حيث يتم تفريغ المemory بعد إيقافه.

فتلاحظ خلال عملية الإيقاف.

عما في ذاكرة يجب للبرنامج ويوضح صلاحياته للمemory ويفصل البرنامج بخط يربط بينهما.

بعض الأمثلة:

- Advantages of execute partially-loaded program:
 - ① Program not constrained by limits of physical memory.
 - ② Each program takes less memory while running.
 - more programs run at the same time.
 - ③ Increased CPU utilization and throughput.
 - ④ Less I/O needed to load or swap programs into memory.

* Virtual memory

virtual Memory: separation of user logical memory from physical memory.

تم إنشاء بروتوكول لتوصيل البرامج بالذاكرة.

يتحقق الجباريزم (Virtualization) في تحويل وتغليف البرنامج.

- only part of the program needs to be in memory to execution.
- logical address space \gg physical address space.
- Allows address space to be shared by several processes.
- Allows for more efficient process creation.
- More programs running concurrently.
- Less I/O needed to load or swap process.

- Virtual Address space: logical view of how process is stored in memory.

الذاكرة الافتراضية تفترض انه العنوان المدخل يمثل صفحات وتحل محل البرامج الواقع الواقع البرامح متعددة صفحات متعددة مدعومة من قبل محوسب.

- * MMU (Memory Management Unit) must map logical to physical.
الذاكرة الافتراضية تعملي المترافق معها على الذاكرة الفيزيائية، وأنه البرنامج تم تحويله بالكامل على الذاكرة الفيزيائية، وأنه متعدد صفحات، ينطوي الواقع الواقع البرامح متعدد صفحات متعدد مدعومة من قبل البرامح المتعددة.

↳ Backing store + Hard Disk
↳ نظام التشغيل دائري يحتفظ ببعض الصفحات في المحوسب من خارج المايكروسيستم لاسترجاعها أسرع.

- Virtual memory can be implemented via:

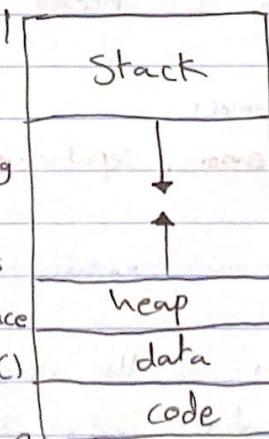
- ① Demand paging.
- ② Demand segmentation.

- * Virtual Address space

الذاكرة الافتراضية تفتح بجزء من الذاكرة الفيزيائية.

Address space يفتح بجزء من الذاكرة الفيزيائية، وما يفتح فيه الذاكرة الفيزيائية.

- . System libraries shared via mapping into virtual address space.
- . shared memory by mapping pages read-write into virtual address space
- . pages can be shared during fork() speeding process creation



* Demand Paging

- . Bring a page into memory only when it is needed

مزيّناتيّة (فُقْلَةً) كثيرة إِنَّا نَبْيَسُ الْبَرْنَامِجَ كَمَا لَعَلَى النَّذَارَةِ طَابَتْ تَحْمِيلُ جَمِيعِ الْأَصْنَافِ . بَسْ بَيْسَ الْأَصْنَافِ إِلَيْنَا يَطْلُبُ مَا يَأْتِي بِهِ

↳ Less I/O needed

↳ less memory needed

↳ Faster response (أَفْعُولُ الْأَصْنَافِ)

↳ more uses

Lazy Swapper: never swaps a page into memory unless page will be needed.

swapper that deals with pages is a **Pager**.

* Basic Concepts

يُبَشِّرُ بِخَدَارٍ لِلَّذَّاكِرَةِ أَوْلَى سَرَعَةٍ، يَأْوِلُ بَيْنَ الْأَصْنَافِ إِلَيْكُمْ جَمِيعَهُنَّا قَبْلَ مَا يَقْعُدُوا كَاهِدَةً عَلَى الْأَنْزَارِ دِيرَاءً .

If pages needed are already memory resident

⇒ No difference from non demand paging (لا تَفَرُّجُونَهُ فَهُوَ كَمَا تَرَاهُ)

- If pages needed and not memory resident

⇒ Need to detect and load ~~the~~ page into memory from storage.

* Valid - Invalid Bit

V : in memory

✓ / i لِلِّا بِتُوكِلُهُ إِلَى page table *

i : not in memory

يُبَشِّرُ بِكُلِّ مُكْرِمٍ i عَلَى احْتَارَادِ اسْمَادِنَا تَذَمِّنُ عَلَى الْمَوْرِي

(Page fault) إذا كانت i لَوْلَاهُ مُنْتَهِيَّةً فَنَسْجُورُهُ في الصُّورَيْنِ

(abort process) مُنْتَهِيَّةً وَمُنْصَحِّعَةً

* Steps in Handling Page Fault

إِذَا أَنْظَمَ أَجَابَمْ يَقْدِرُتْنِي أَوْ كَيْنَوْ مُنْتَهِيَّةً مُسْجُودَةً بِالنَّذَارَةِ إِلَيْنَا يَمْرُّ وَ

أَرْتَ Page fault مُبَشِّرُ لِلِّا OS

أَوْ كَيْنَوْ مُنْتَهِيَّةً OS تَأْكِيدُ دَادَ الْمَرْئِيْنِ مُسْجُودَةً (مُنْتَهِيَّةً)

أَوْ مُسْجُودَةً بَسْ مُنْتَهِيَّةً

scheduled disk I/O replaces free frame لـ وـ لـ وـ

- ① looks at another table to decide if its invalid reference or just not in memory
- ② Find free frame.
- ③ Swap page into frame via scheduled disk I/O operation.
- ④ Set Validation bit to V.
- ⑤ Restart the instruction that caused the page fault.

* Aspects of Demand Paging

- Extreme case - start process with no pages in memory.

عند بدء العملية تكون جميع الأدوار خالية من الأطارات
أي لا يوجد أي دليل على الأطارات في المخزن.

Pure Demand Paging

- * Hardware support needed for demand paging:
 - ① Page table with validation bits
 - ② Secondary memory location between CPU and main memory
 - ③ Instruction restart (restart after page fault)

* Free-Frame List

لدينا قائمة بألذار الفراغ التي ممكنة لاستيفاء طلبات

جديدة أو متغير

free-frame list : Pool of free frames for satisfying such requests.

Page-fault handling requires free frames (free OS memory).

zero-fill-on-demand + 0

first and next free frame

* Stages in Demand Paging

- ① Trap to the OS.
- ② Save the user registers & process state.
- ③ Determine that the interrupt was a page fault.
- ④ check the page reference was legal and determine the location
- ⑤ Issue a read from the disk to a free frame:
 - ⓐ wait in a que until the read request is serviced.
 - ⓑ wait for the device seek/ latency time
- ⑥ while waiting, allocate the CPU to some other user
- ⑦ receive an interrupt from I/O
- ⑧ save the registers and process state for the other user.
- ⑨ Determine that the interrupt was from the disk
- ⑩ correct page tables
- ⑪ wait for the CPU to be allocated to this process
- ⑫ Restore registers, process state, new page table
then resume the interrupted instruction.

* Performance of Demand Paging

Three major activities

- ① service the interrupt
- ② Read the page
- ③ Restart the process

Page Fault Rate $0 \leq p \leq 1.0$

$\Rightarrow p=0$ (no page faults)

$\Rightarrow p=1$ (every reference is a fault)

Effective Access Time

$$EAT = \underbrace{(1-p) \times \text{memory access}}_{\text{no page fault}} + p(\text{page fault overhead} + \text{swap page out} + \text{swap page in} + \text{restart overhead})$$

ex Memory access time = 200 ns
Average page fault service time = 8 ms

$$\text{EAT} = (1-P) \times 200 + P \times (8 \text{ msec})$$
$$= (1-P) 200 + P (8 \times 10^6)$$
$$= 200 + 7999800 P$$

If $P = 0.001 \Rightarrow \text{EAT} = 8200 \text{ ns}$

* We should minimize the number of page faults.

* Copy-on-write state memory has sibling and one copy of the page. If a write occurs in one part of the page, it will cause a page fault in all other parts that try to access it. This is because COW allows both parent and child processes to initially share the same pages in memory.

* vfork() variation on fork() system call has parent suspend and child using copy-on-write address space of parent.

→ Designed to have child call exec()

→ Very efficient

* What happens if there is no free frames?

Page replacement: find some page in memory, but not really in use, page it out.

Page fault: if page is not in memory, then fault and page in.

* Page Replacement

Page-fault service routine handles over-allocation problem
page-replacement algorithm

- use modify (dirty) bit to reduce overhead of page transfers
 - only modified pages are written to disk
- Large virtual memory can be provided on a smaller physical memory.

* Basic Page replacement

- Find the location of desired page
- Find free frame:
 - there is a free frame? use it
 - No? select a victim
 - write victim frame to disk if dirty
- Bring the desired page
- restart the instruction.

* Page and Frame Replacement Algorithms

need to find available frames (available frames) need to find free frames (free frames) need to find PRS (PRS)

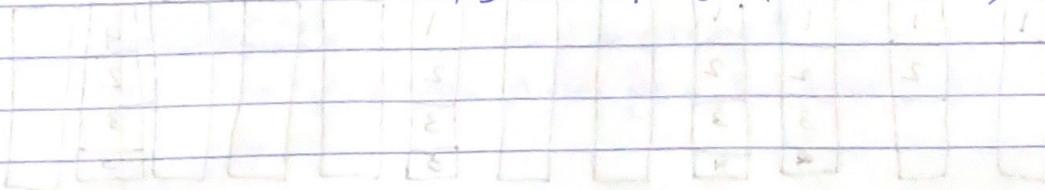
the page-fault handler needs to find a free frame or a victim frame

Evaluating algorithm by running it on (reference string)

Pages (أرقام المنشآت)

* Graph of Page Fault vs. The number of frames

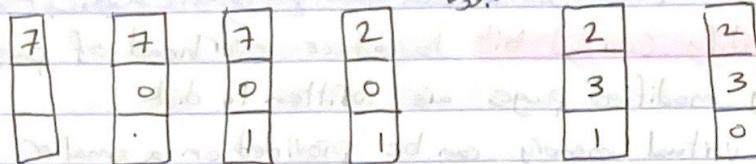
Page fault vs. # of frames



* First-In-First-Out (FIFO) Algorithm

أول بعدين أقصى

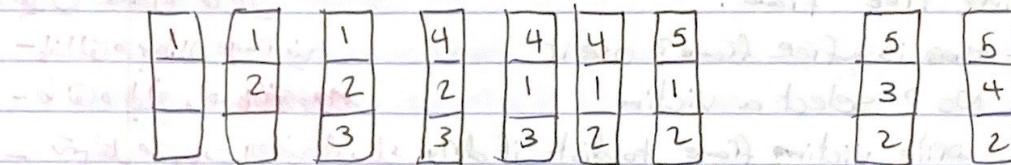
7 0 1 2 0 3 0



ex Reference string 1, 2, 3, 4, 1, 2, 5, 1, 2, 3, 4, 5

3 frame

1 2 3 4 1 2 5 1 2 3 4 5



9 page faults

* adding more frames can cause more page faults

↳ Belady's Anomaly

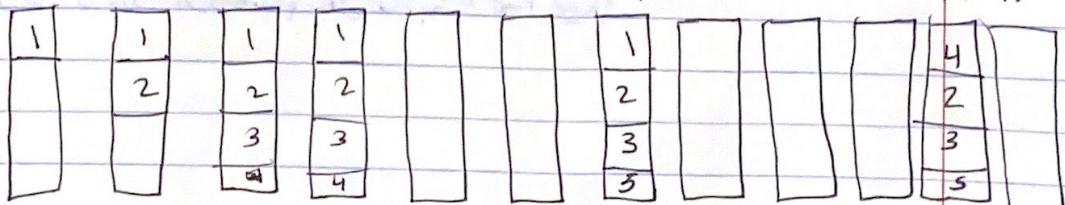
يعني بالضرورة انخفاض نسبة page faults

* OPTIMAL Algorithm

نظر إلى المثلث نعمها لفترة طويلة (طبعاً ما ينزل شيئاً من قبله، ونعرف
حالياً ما يطلب وهو الأحدث) تقييم هاد (الغوريم صحيحاً) أنه (اصناف)
عندما ينخفض يعني الأدقري ثمن الثاني

ex 4-frame example: 1, 2, 3, 4, 1, 2, 5, 1, 2, 3, 4, 5

1 2 3 4 1 2 5 1 2 3 4 5
M M M M H H M H H M H

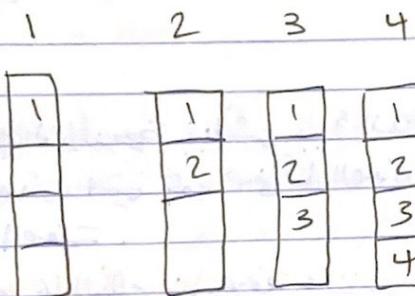


Page-fault = 6 page faults
used for measuring how well your algorithm performs.

* Least Recently Used (LRU) Algorithm

(أقل تردد، أقرب إلى الأجل) (Least Recently Used, closer to deadline)

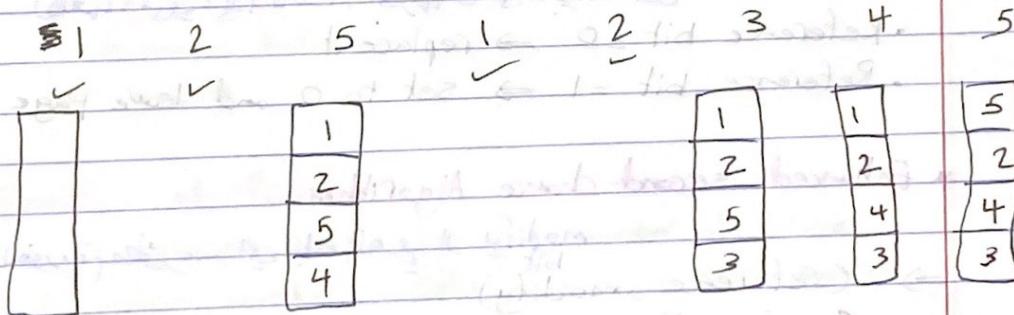
ex 4-frame example: 1, 2, 3, 4, 1, 2, 5, 1, 2, 3, 4, 5



Better than FIFO

تحتاج إلى إضافة ملخص

جديد



Page-faults = 18 page faults

→ LRU & optimal don't suffer from Belady's anomaly.

. How to Implement?

① Counter implementation

الآن نحن بحاجة إلى جدول لـ LRU ، حيث كل سطر في الجدول تمثل صفحة معينة ، و كل عمود يمثل رقم (عنوان) .

لذلك ، كل سطر في الجدول يحتوي على رقم (عنوان) ، وكل عمود يحتوي على رقم (عنوان) .

② Stack Implementation

نذكر أرقام المعنفات في السطح، stack هي تسلق قيم تكون متاحة في الذاكرة
+ متاحاً بثوابغ فيه يعني لها متغيرات متاحة متوجهة
أو في المعرفة سرعة بطيئة ومتغيرات متغيرات كل

* LRU Approximation algorithm

يجب على كل مبتداً أن يكون reference bit في كل مبتداً
بشكل متزامن مع موجودة كل مبتداً في كل مبتداً

* Second-chance algorithm

الآن نظرية تتأثر بنظام FIFO وبذلك
أول مبتداً ينبع صفر كل المعنفات، ثم يتبعها كل مبتداً
العنفات.

لأن نظام ينبع reference bit من المبتدا

• دلائل على ذلك

- Reference bit = 0 \Rightarrow replace it
- Reference bit = 1 \Rightarrow set to 0 and leave page in memory

* Enhanced second-chance Algorithm

الغوريم يكرر مع إتاحة المبتدا

\Rightarrow (reference, modify)

(0,0) neither recently used nor modified (أقل اهتمام)

(0,1) not recently used but modified (غير مستخدم)

(1,0) recently used but clean (جديد ولكن غير مكتوب)

(1,1) recently used & modified (جديد ولكن تم التعديل عليه)

* Counting Algorithms

أمثلة على هذه قيم متساوية

① Least Frequently Used (LFU) Algorithm

Replace page with smallest count.

② Most Frequently Used (MFU) Algorithm

Page with smallest count was probably just brought in
and has yet to be used.

* Page-Buffering Algorithms

فأقيمت فاصلات frames (يعنى ما ينزلقوا بس وقت الـ page-fault) \rightarrow يطلعوا برا، وكل فاصله يحتوى على قائمة بآرقة المعاين (modified pages).

- ① Keep a pool of free frames, always.
- ② keep list of modified pages.
- ③ keep free frame contents intact and note what is in them.

* Applications and page replacement

الآن نحن نريد page replacement على المستوى الأعلى.

Raw disk mode: OS can give direct access to the disk, getting out of the applications.

\hookrightarrow Bypasses buffering
 \hookrightarrow locking

* Allocation of Frames

- * Each process needs minimum number of frames.
- * Maximum number = total frames in the system.

. Two major allocation schemes

\hookrightarrow Fixed Allocation

\hookrightarrow priority Allocation

* Fixed Allocation

لما يحصل على processes 100 frames \rightarrow he gets 100 frames. 20 frames to process 1, 5 processes 100 frames

* Proportional Allocation (جبروبوري)

. Dynamic as degree of multiprogramming, process size change

$$a_i = \text{allocation for } p_i = \frac{s_i}{S} \times m$$

s_i = size of process

$$S = \sum s_i$$

m = total number of frames

* Global Vs. Local Allocation

الـ Global allocation يمكّن حفظها في frame one place only .
الـ Local allocation يمكّن حفظها في places many places .

local allocation is more efficient than global allocation .

local allocation is better than global allocation .

local allocation is better than global allocation .

* Reclaiming Pages

Reclaiming pages is a process of reclaiming pages from memory .
Reclaiming pages is a process of reclaiming pages from memory .
Reclaiming pages is a process of reclaiming pages from memory .
Reclaiming pages is a process of reclaiming pages from memory .
Reclaiming pages is a process of reclaiming pages from memory .

* Non-Uniform Memory Access (NUMA)

- Speed of access to memory varies.
- optimal performance \Rightarrow "close to" CPU memory
- solved by isolates by creating Igroups

لأن المجموعات التي تحيط بالـ CPU تكون أقرب إلى المجموعات التي تحيط بالـ CPU .

* Thrashing

- If process doesn't have enough pages, the page fault rate is very high.

Thrashing: A process is busy swapping pages in and out.

الـ Thrashing happens when a process swaps pages frequently .

Pages \rightarrow when many pages are swapped frequently .

$$\Sigma \text{ size of locality} > \text{total memory size}$$

leads to thrashing .

* Working-set Model

$\Delta \equiv$ working-set window = a fixed number of page references

- if Δ too small \Rightarrow will not encompass entire locality
- if Δ too large \Rightarrow will encompass several localities
- if $\Delta = \alpha$ \Rightarrow will encompass entire program.

$D = \sum W_{SS,i}$ = total demand frames

- if $D > m \Rightarrow$ Thrashing